

大师高级课程系列之

Willy Sansen 教授高级模拟电路设计课程

Advanced Analog Circuit Design 2017

2017年11月20-22日 | 上海

一、为什么参加：

由于电源电压的持续缩减，以及随着工艺尺寸的成比例缩减，器件的特性也发生了变化，模拟电路模块设计指标也在有着变化。

鲁汶大学教授、国际固体电路学会前主席 Willy Sansen 教授，他已经更新了模拟电路设计精粹课件内容，抓住这次难得的机会学习怎么让你设计行之有效的模拟电路。

Design of analog circuit blocks is a moving target because of the continuing scaling of power supply voltage, and because of the changing behavior of devices with scaling of technology. Willy Sansen, prof. em. at KU Leuven and former president of IEEE Solid - State Circuits Society, has updated his Analog Design Essentials lectures. Take the opportunity and learn how to make your analog circuits perform!

二、谁应该参加：

模拟电路模块和电路设计团队的管理者和设计师；

具有模拟经验的设计师们更新他们的设计知识并学以致用；

希望巩固模拟电路知识的在校的高年级本科生、研究生，此课程需要一定的模拟电路设计基础。

Managers of design teams of analog IP blocks and circuits, and their designers.

Designers with analog experience, to update their design knowledge and to tune their experience to the present-day design procedures.

Advanced undergraduate or graduate students who wish to develop a solid knowledge of analog circuit design. A basic understanding of analog circuits is assumed.

三、课程主办单位：

上海林恩信息咨询有限公司

上海集成电路技术与产业促进中心

四、课程安排

课程时间：2017年11月20日—22日（3天）

报到注册时间：2017年11月20日，上午8:30-9:00

课程地点：上海集成电路技术与产业促进中心（上海市浦东新区张东路 1388 号 21 幢）

五、课程注册费用

课程注册费用 4800 元/人（含授课费、场地租赁费、资料费、课程期间午餐），学员交通、食宿等费用自理（报名回执表中将提供相关协议酒店信息供选择）。

优惠折扣：在校学生注册费用 4000 元/人；

4 人以上团体报名优惠可协商；

六、报名方式

请各单位收到通知后，积极选派人员参加。报名截止日期为 2017 年 11 月 15 日，请在此日期前将报名回执表发送 Email 至：

邮件：steven.yu@lynneconsulting.com

报名咨询电话：021-51096090；

或者添加微信：136 7161 3108（手机），暗号：模拟课程。

关于付款：

请于 11 月 15 日前将全款汇至以下账户。并备注（模拟课程+单位/学校+姓名）

银行信息：

户名：上海林恩信息咨询有限公司

开户行：上海银行曹杨支行

帐号：31658603000624127

支付宝信息：

公司名称：上海林恩信息咨询有限公司

支付宝账号：pay@lynneconsulting.com

七、课程具体安排

第一天： 11 月 20 日

1. MOST 晶体管级电路单元的噪声性能-Noise performance of elementary transistor stages
2. 运算放大器的系统设计-Systematic design of operational amplifiers
3. 反馈：电压和跨导放大器-Feedback : Voltage and transconductance amplifiers
4. 反馈：跨阻和电流放大器-Feedback : Transimpedance and current amplifiers

第二天： 11 月 21 日

5. 带隙和电流基准电路-Bandgap and current reference circuits

6. MOST 晶体管级电路的失真-Distortion in elementary transistor circuits

7. SC 滤波器的设计-Design of SC-filters

8. 低功耗 Sigma-Delta AD 转换器-Low-power Sigma-Delta AD converters

第三天： 11 月 22 日

9. 高速 DA 转换器-High-Speed DA converters

10. 晶体振荡器和 VCO 的设计-Design of crystal oscillators and VCO's

11. LNA's 设计-Design of LNA's

12. 高速频综和锁相环-High speed synthesizers and PLLs

八、教授简介



Willy Sansen 教授于 1972 年从加州大学伯克利分校获得博士学位，从 1980 年起在比利时天主教鲁汶大学担任全职教授。从 1984 年到 2008 年，Willy Sansen 教授担任 ESAT-MICAS 实验室的模拟设计带头人。他指导过 63 名博士，发表过 650 篇文章，出版了 6 本专著，包括著名经典教材《模拟电路设计精粹》（Springer 2006）。他是 IEEE 固态电路协会的前主席，并担任过 2002 年国际固态电路会议的程序委员会主席以及 2008-2009 年任 IEEE 固态电路学会主席。

Willy Sansen 教授分别于 1978 年在斯坦福大学，1981 年在洛桑联邦理工学院，1985 年在美国费城宾夕法尼亚大学，1994 年在 T.H. Ulm，2004 年在菲拉赫英飞凌任客座博士。

2011 年，Willy Sansen 教授由于在固态电路领域做的突出贡献被 IEEE 固态电路协会授予 Donald O. Pederson 奖。Donald O. Pederson 奖是 IEEE 固态电路的一个技术领域奖，该奖每年由 IEEE 固态电路委员会颁发给那些“对固态电路领域有突出贡献”的人。同时他还是 IEEE 的终身 Fellow。